

Model: TLUC2-1G50G-IF1G
1G~50G Up Convertor
IF :10MHz~1GHz
Feature:

- Input Frequency: 10MHz~1GHz\3Hz~2GHz
- Output Frequency: 1G~50G \3Hz~2GHz
- Output Power : 0dBm@50GHz
- 50 Ohm Matched Input / Output

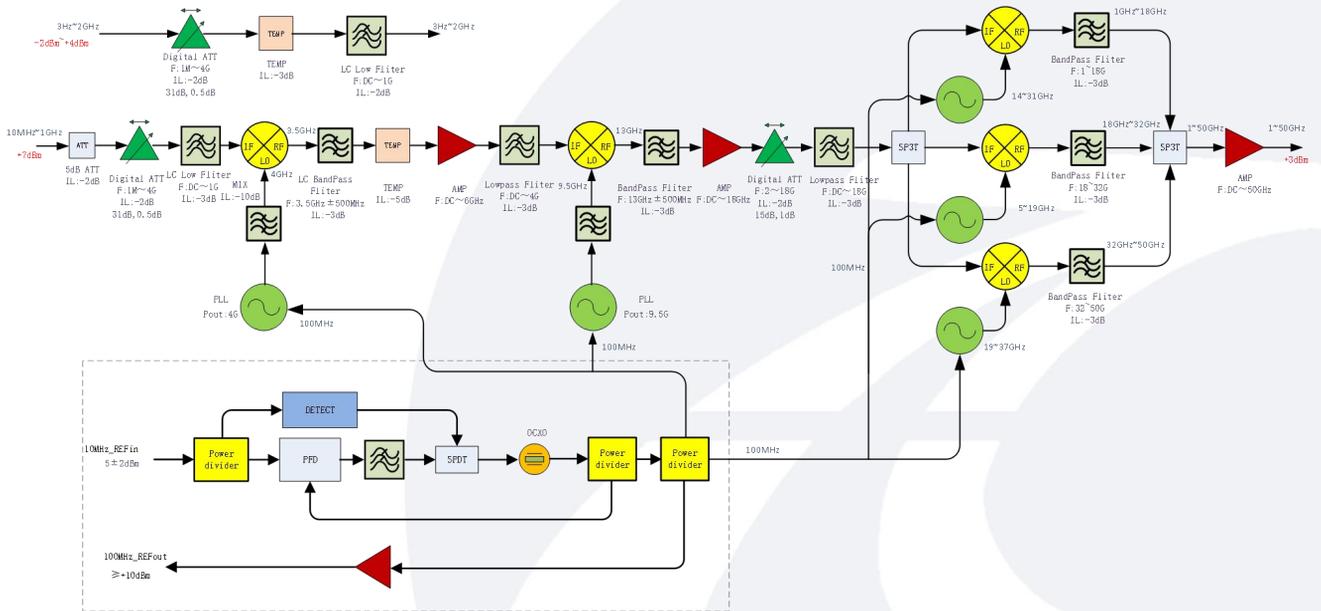
电气特性 Electrical Specifications:

	参数 Parameter	最小值Min	典型值Typ	最大值Max	描述 Desc.
上变频通道	IF输入频率 IF Frequency	10MHz		1GHz	
	IF输入功率 IF Input Power		+7dBm		
	RF输出频率 RF Freq. Out	1GHz		50GHz	
	RF输出功率 RF Output Power	-35dBm		+3dBm	0dBm@50GHz
	衰减控制范围 Attenuation Range		38dB		
	衰减步进 Attenuation Step		1dB		
	相位噪声 Phase Noise		≤ -75dBc/Hz@1KHz		
			≤ -85dBc/Hz@10KHz		
		≤ -90dBc/Hz@100KHz			
		≤ -100dBc/Hz@1MHz			
杂散抑制 Spurious @RF out		40dBc			
直通衰减通道	输入频率 Input Frequency	3Hz		2GHz	
	输出频率 Output Frequency	3Hz		2GHz	
	输入功率 Input Power	-2dBm		+4dBm	
	衰减控制范围 Attenuation Range		31dB		
	衰减步进 Attenuation Step		1dB		
	输入参考时钟 Input Reference Clock	10MHz			输入电平≥5dBm, 自适应
	输出参考时钟 Output Reference Clock	100MHz			
	输出参考时钟功率 Output Reference Clock Power		10dBm		
	控制接口 Control Interface	RS232			
	供电 Supply	+12			DC输入
	供电接口 Supply Interface	J30J-9ZKP			

供电接口表 Supply I/O Table:

序号 Number	接口定义 Definition	接口功能 Function	输入/输出 Direction	Type
1	DC +12	供电	输入	J30J-9ZKP
2	DC +12	供电	输入	
3	RX	控制	输入/输出	
4	TX	控制	输入/输出	
5	JTCK-SWCLK	调试	输入/输出	
6	GND	接地		
7	GND	接地		
8	GND	接地		
9	JTMS-SWDIO	调试	输入/输出	

原理框图 Block Diagram:



订货信息 Ordering Information:

Part Number	Description	Revision
TLUC2-1G50G-IF1G	1GHz~50GHz Up Converter IF :10MHz~1GHz	Rev.1.0